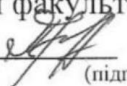


Український державний університет залізничного транспорту

Затверджено
рішенням вченої ради факультету
Інформаційно-керуючих систем та
технологій

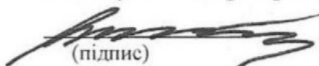
(назва факультету)

протокол № 1 від 27.08.2020 р.

Декан факультету ПКСТ
 Прогонний О.М.
(підпис) (П.І.Б)

Рекомендовано
на засіданні кафедри
Спеціалізованих комп'ютерних систем
(назва кафедри)

протокол № 1 від 26.08.2020 р.

Завідувач кафедри СКС
 Мойсеєнко В.І.
(підпис) (П.І.Б)

СИЛАБУС З ДИСЦИПЛІНИ

Комп'ютерна електроніка та схемотехніка

(назва дисципліни)

Семестр та рік навчання _____ I семестр 2020-2021 навчальний рік

Освітній рівень (перший або другий) перший (бакалавр)

Галузь знань _____ 12 Інформаційні технології

Шифр та назва спеціальності 123 Комп'ютерна інженерія

Освітня програма _____ Комп'ютерна інженерія транспортних систем

Лекції та практичні заняття відповідно до розкладу <http://rasp.kart.edu.ua>

Команда викладачів:

Лектор

Клименко Любов Анатоліївна (кандидат технічних наук, доцент)

(прізвище, ім'я, по-батькові)

Контакти лектора: +38 (057) 730-10-62, e-mail: klumenko@kart.edu.ua

Асистент лектора:

Клименко Любов Анатоліївна (кандидат технічних наук, доцент)

(прізвище, ім'я, по-батькові)

Контакти асистента лектора: +38 (057) 730-10-62, e-mail: klumenko@kart.edu.ua

Веб сторінка курсу: <http://kart.edu.ua/kafedra-sks-ua/pro-kafedru-sks-ua>

Додаткові інформаційні матеріали: <http://metod.kart.edu.ua>

Навчальна дисципліна «Комп'ютерна електроніка та схемотехніка» є систематизований виклад принципів побудови та роботи напівпровідникових елементів, що є елементною базою усіх цифрових та аналогових пристроїв та систем на їх основі; використання напівпровідникових елементів для побудови підсилювальних схем постійного та змінного струмів, операційних підсилювачів та ключових схем; логічних елементів, тригерів, цифрових комбінаційних схем, цифрових автоматів. У той самий час, коли потреби в пристроях схемотехніки в комп'ютерних системах на залізниці збільшується, з'являється можливість використання альтернативних методів, пристроїв та засобів в системах залізничного транспорту.

Ці питання особливо гостро постають на фоні різкого збільшення затрат на відновлення пошкоджених комп'ютерних систем і мереж на залізниці.

Вивчаючи цей курс студенти навчатимуться досліджувати режими напівпровідникових пристроїв; ефективно використовувати напівпровідникові елементи, їх характеристики і параметри для будівництва підсилювачів, ключових схем; будувати аналогові функціональні вузли на базі операційних підсилювачів використання в системах управління процесами експлуатаційної роботи залізниць та керування рухом поїздів; складати принципові схеми, проводити їх аналіз та розрахунки за допомогою програмних засобів електронного моделювання; ефективно використовувати логічні елементи, тригери, комбінаційні схеми, їх характеристики, параметри, побудову для будівництва цифрових автоматів, а також норми державної політики в контексті впровадження нових світових методів, пристроїв та засобів у комп'ютерних системах на залізниці України.

Курс має на меті сформувати та розвинути наступні компетентності студентів:

1 Загально-професійні (фахові) компетентності

ЗПК6. Уміння застосовувати в професійній діяльності знання теоретичних та прикладних основ комп'ютерної електроніки та схемотехніки.

2 Спеціально професійні (фахові) компетенції

СПК3. Вміння здійснювати розроблення технічних рішень комп'ютерної інженерії на основі знання схемотехніки

Чому ви маєте обрати цей курс?

Якщо вас цікавить знання елементної бази електроніки, основи застосування напівпровідників, основних категорії і понять сучасних схем підсилювання, ключових схем для використання в інформаційно-керуючих системах, логічних елементів, цифрових комбінаційних схем та цифрових автоматів, а також робототехніка, вам потрібно саме це!

Від здобувачів очікується: базове розуміння дискретної математики, фізики, інформатики, електротехніки, а також обізнаність в питаннях комп'ютерних технологій, необхідних для проектування та розробки комп'ютерних систем.

Перша частина курсу присвячена аналоговій електроніці, друга частина присвячена комп'ютерній схемотехніці (цифровим автоматам).

Від здобувачів очікується жага до нових знань та вмій, а також зацікавленість в питаннях комп'ютерної електроніки та схемотехніки.

Команда викладачів і ваші колеги будуть готові надати будь-яку допомогу з деякими з найбільш складних аспектів курсу по електронній пошті, на форумі (дати гіперссилку на форум, якщо такий передбачений) і особисто - у робочий час (кафедра СКС 3й корпус 4й поверх, аудиторія 3.404, 3.425-3.433).

Приходьте до нас на навчання, ми готуємо бакалаврів, які вміють коректно програмувати, проектувати та адмініструвати системи та мережі, а також працювати з платами, мікроконтроллерами та роботами. Буде цікаво!

Огляд курсу

Цей курс, який вивчається з вересня по грудень, дає студентам мати уявлення щодо застосування пристроїв аналогової та дискретної електроніки у сучасному просторі радіоелектроніки (вивчення принципів побудови та роботи напівпровідникових елементів, аналогових підсилювачів на біполярних та польових транзисторах, операційних підсилювачів та принципів роботи ключових схем на біполярних и МДН – транзисторах, пристроїв комп'ютерної схемотехніки та цифрових автоматів) - від традиційних до суперсучасних та можливостей подальшого застосування для потреб залізничного транспорту України.

Курс складається з однієї лекції на тиждень та одного практичного заняття і однієї лабораторної роботи раз у два тижні. Він супроводжується текстовим матеріалом, презентаціями та груповими завданнями.

Студенти матимуть можливість застосовувати отримані знання та вирішувати практичні завдання протягом обговорень в аудиторії та розробки проекту з комп'ютерної електроніки та схемотехніки. В рамках курсу можуть бути лекції запрошених роботодавців з ТОВ НВП «Залізничавтоматика» м. Харків.

Комп'ютерна електроніка та схемотехніка/ схема курсу

Поміркуй	Лекції	Виконай
	Запрошені лектори	
	Довідковий матеріал	
	Презентації	
	Лабораторні роботи	
	Практичні завдання	
	Курсова робота	
	Індивідуальні консультації	
	Онлайн форум	
	Іспит, Іспит	

Практичні заняття курсу направлена на надання уяви принципи побудови та роботи напівпровідникових елементів, що є елементною базою усіх цифрових та аналогових пристроїв та систем на їх основі; використання напівпровідникових елементів для побудови підсилювальних схем постійного та змінного струмів, операційних підсилювачів та ключових схем; логічних елементів, тригерів, цифрових комбінаційних схем, цифрових автоматів, про сучасні тенденції розвитку приладів та технологій у прикладанні до об'єктів залізничної інфраструктури.

Практичні заняття курсу передбачають виконання індивідуальних розрахунково-графічних робіт з комп'ютерної електроніки та схемотехніки та презентацію власних робіт в кінці курсу. Є можливість виконання групових проектів з комп'ютерної електроніки та схемотехніки (групи від 2х до 3 осіб) та презентацію власних проектів в кінці курсу. Виконання завдання супроводжується зануренням у суміжні дисципліни, що доповнюють теми, та формує у студента інформаційну та комунікативну компетентності.

Ресурси курсу

Інформація про курс розміщена на сайті Університету, включаючи навчальний план, лекційні матеріали, презентації, завдання та правила оцінювання курсу)

Додатковий матеріал та посилання на електронні ресурси доступні на сайті Університету у розділі «дистанційне навчання» поряд із питаннями, над якими необхідно поміркувати під час підготовки для обговорення в аудиторії. Необхідна підготовка повинна бути завершена до початку наступної лекції. Під час обговорення ми запропонуємо вам критично поміркувати над тим, як використовуються пристрої комп'ютерної електроніки та схемотехніки в комп'ютерних системах в Україні та світі та як пристосувати альтернативну та суперсучасну електронну базу. Ви повинні бути готовими до дискусій та мозкових штурмів – ми хочемо знати, що ви думаєте!

Приклади питань для обговорення доступних на слайдах відповідних презентацій. Ось деякі з них:

- 1 Вторинні джерела живлення електронних пристроїв.
- 2 Вихідні каскади підсилювачів.
- 3 Рішаючи підсилювачі.
- 4 Активні rc -фільтри.
- 5 Генератори сигналів
- 6 Аналогові перемножителі сигналів і пристрої на їх основі.
- 7 Цифро-аналогові та аналого-цифрові перетворювачі.
- 8 Основи інтегральної схемотехніки.
- 9 Схемотехніка базових логічних елементів (ТТЛ-логіка).
- 10 Послідовні двійкові суматори та цифрові інтегратори.
- 11 Послідовна схемі порівняння двійкових чисел.
- 12 Мікросхеми постійних та оперативних запам'ятовуючих пристроїв.
- 13 Особливості проектування цифрових схем.

№	Тематичні критерії (теми дисципліни)
Семестр 1 Аналогова електроніка	
Модуль №1	
1.1	Напівпровідникові елементи.
1.2	Біполярні і польові транзистори та їх схеми, тиристори
Модуль №2	
1.3	Аналогові підсилювачі
1.4	Операційні підсилювачі
1.5	Аналогові ключі
Семестр 2 Комп'ютерна схемотехніка	
Модуль №1	
2.1	Логічні елементи. Функції алгебри логіки. Тригери. Комбінаційні пристрої та компоненти
Модуль №2	
2.2	Цифрові автомати. Автомати Мілі та Мура. Регістри. Лічильники імпульсів. Автомати розпізнавання послідовності

Теми курсу



Міждисциплінарні зв'язки

Дисципліна «Комп'ютерна електроніка та схемотехніка» базується на знаннях, отриманих при вивченні фізики, електротехніки. У свою чергу цей курс використовується при вивченні дисциплін комп'ютерні системи збору та обробки технологічної інформації, технології та автоматизація проектування пристроїв і комп'ютерних систем, архітектура та програмування промислових систем управління, системи автоматизації проектування пристроїв і систем автоматички

Лекції, практичні заняття та лабораторні роботи

Список основних лекцій курсу наведений нижче. Пильнуйте за змінами у розкладі.

№ сижня	Кільк. годин	Тема лекції	Кільк. годин	Тема практичних занять та лабораторних робіт
1	2	Тема 1. Введення. Електропровідність напівпровідників. Електронно-дірковий перехід, його вольт-амперна характеристика (ВАХ). Нелінійні напівпровідникові резистори	2	ЛР-1. Ознайомлення з комплексом Electronics Work Bench (E.W.B) для машинного моделювання електронних схем. Дослідження напівпровідникових діодів та стабілітронів
2	2	Тема 2. Напівпровідникові діоди (випрямляючі діоди, діоди Шотки, тунельні діоди, фотодіоди, випромінюючі діоди, імпульсні діоди, варикапи, стабілітрони)	2	ЛР-1. Розрахунок схем з напівпровідниковими діодами
3	2	Тема 3. Транзистори. Класифікація. Транзистори біполярні. Статичні та динамічні характеристики. <i>H</i> -параметри.	2	ЛР-2. Дослідження вольт-амперних характеристик біполярних транзисторів для схеми з ОЕ та польових, МДН транзисторів
4	2	Тема 4. Транзистори польові. Тиристори	2	ЛР-2. Розрахунок схем з напівпровідниковими діодами
1	Модульний контроль №1			
5	2	Тема 5. Параметри, характеристики, показники і класифікація аналогових підсилювачів. Підсилювачі змінного струму на біполярному транзисторі	2	ЛР-3. Дослідження підсилювача змінного струму на біполярному транзисторі з СЕ
6	2	Тема 6. Підсилювачі постійного струму (балансний каскад). Вихідні каскади підсилювання	2	ЛР-3. Розрахунок параметрів і режимів роботи (постійних напруг і струмів) транзисторів.
7	2	Тема 7. Оборотний зв'язок у підсилювачів. Класифікація і характеристики операційних підсилювачів. Схеми операційних підсилювачів	2	ЛР-4. Дослідження операційних підсилювачів
8	2	Тема 8. Аналогові ключі. Параметри, класифікація. Аналогові ключі струму на діодах та транзисторах	2	ЛР-4. Розрахунок параметрів і режимів роботи (постійних напруг і струмів) транзисторів.
	Модульний контроль №2			
	Іспит с дисципліни			

№ вишня	Кільк. годин	Тема лекції	Кільк. годин	Тема практичних занять
10	2	Тема 9. Класифікація дискретних пристроїв. Системи числення Функції и операції алгебри логіки. Закони булевої алгебри.	2	ЛР-5. Аналіз комбінаційних цифрових пристроїв
11	2	Тема 10. Синтез комбінаційних схем у базисах. Мультіплектори. Демультіплектори	2	ПР-5. Перетворювання в системах счислення. Використання карт Карно.
12	2	Тема 11. Шифратори. Дешифратори. Компаратори. Суматори. Тригери.	2	ЛР-6. Використання способів завдання функції алгебри логіки (ФАЛ)
Модульний контроль №1				
13	2	Тема 12. Визначення та класифікація цифрових автоматів. Цифрові автомати Мілі та Мура	2	ПР-6. Розглядання синтезу комбінаційних схем у різних базисах та на мультіплекторах
14	2	Тема 13. Способи завдання складних цифрових автоматів. Лічильники	2	ЛР-7. Дослідження RS- та JK-тригерів
15	2	Тема 14. Способи завдання складних цифрових автоматів. Регістри	2	ПР-7. Розглядання роботи та відмінності автоматів Мура і Мілі
16	2	Тема 15. Способи завдання складних цифрових автоматів. Автомати розпізнавання послідовності.	2	ЛР-8. Дослідження послідовних і паралельних регістрів
			2	ПР-8. Розглядання автоматів розпізнавання послідовностей.
Модульний контроль №2				
Іспит с дисципліни				

Програмні результати навчання

Знання

N1. Знати і розуміти наукові положення, що лежать в основі функціонування комп'ютерних засобів, систем та мереж

Уміння

N9. Вміти застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації програмно-технічних засобів комп'ютерних систем та мереж для вирішення технічних задач спеціальності

Правила оцінювання

При заповненні заліково-екзаменаційної відомості та залікової книжки (індивідуального навчального плану) студента, оцінка, виставлена за 100-бальною шкалою, повинна бути переведена до національної шкали (5, 4, 3,) та шкали ECTS (A, B, C, D, E)

Визначення назви за державною шкалою(оцінка)	Визначення назви за шкалою ECTS	За 100 бальною шкалою	ECTS оцінка
ВІДМІННО – 5	Відмінно – відмінне виконання лише з незначною кількістю помилок	90-100	A
ДОБРЕ – 4	Дуже добре – вище середнього рівня з кількома помилками	82-89	B
	Добре – в загальному правильна робота з певною кількістю грубих помилок	75-81	C
ЗАДОВІЛЬНО - 3	Задовільно - непогано, але зі значною кількістю недоліків	69-74	D
	Достатньо – виконання задовольняє мінімальні критерії	60-68	E
НЕЗАДОВІЛЬНО - 2	Незадовільно – потрібно попрацювати перед тим як отримати залік (без повторного вивчення модуля)	35-59	FX
	Незадовільно - необхідна серйозна подальша робота (повторне вивчення модуля)	<35	F

Завдання на самостійну роботу:

- студентам пропонується обрати один з варіантів тем для створення власного проекту, наведених у пункті приклади питань для обговорення доступних на слайдах відповідних презентацій цього силабусу, впродовж семестру. За вчасне та вірне виконання завдання нараховується **8 балів до поточного модульного контролю**. За невиконане завдання бали не нараховуються. Перебіг поточного виконання завдання та питання для обговорення надсилаються на e-mail викладача або перевіряються ним особисто;

- студенти мають прорецензувати одну роботу іншого студента або групи впродовж семестру на онлайн форумі (дати гіперссилку на форум, якщо такий передбачений) або очно та висловити свої критичні зауваження на практичних заняттях.

Практичні заняття

Оцінюються за відвідуваннями, ступенем залученості та стислою презентацією виконаного завдання. Ступінь залученості визначається участю у роботі дискусійного клубу з питань комп'ютерної електроніки та схемотехніки.

Студентам пропонується виконати розрахунково-графічну роботу за індивідуальним завданням впродовж семестру. За невиконане завдання бали не нараховуються. Необхідний обсяг виконання завдання складає 50% на перший модульний контроль і 100% на другий модульний контроль. Перебіг поточного виконання завдання та питання для обговорення надсилаються на e-mail викладача або перевіряються ним особисто. **Максимальна сума становить 32 балів.**

Лабораторні заняття

Оцінюються за підготовкою та виконанням лабораторної роботи з отриманням та обробкою результатів експерименту й формулюванням висновків, ступенем залучення та стислої презентації отриманих результатів та висновків. **Максимальна сума становить 20 балів.**

Пропущені лабораторні роботи можливо виконати в модульний тиждень за окремим графіком (після проведення тестування).

Модульне тестування

Оцінюються за вірними відповідями на тестові модульні питання (25 питань в тесті). **Максимальна кількість становить 40 балів за модуль.**

Іспит

Студент отримує іспит за результатами модульного 1-го та 2-го контролю шляхом накопичення балів. Максимальна кількість балів, яку може отримати студент становить 100 (до 60 балів поточного контролю та до 40 балів тестування). Середнє арифметичне суми модульних оцінок складає заліковий бал. Якщо студент отримав одну з таких оцінок ECTS Fx, D, B і не погоджується із запропонованими балами він може підвищити їх на іспиті, відповівши на питання екзаменаційного білету.

Команда викладачів:

Клименко Любов Анатоліївна (кандидат технічних наук, доцент),
Контакти: +38 (057) 730-10-62, e-mail: klumenko@kart.edu.ua
<http://kart.edu.ua/kafedra-ckc-ua/kolectuv-kafedru-sks-ua/klumenko-la-ua>

Кодекс академічної доброчесності

Порушення Кодексу академічної доброчесності Українського державного університету залізничного транспорту є серйозним порушенням, навіть якщо воно є ненавмисним. Кодекс доступний за посиланням:

<http://kart.edu.ua/documentu-zvo-ua>

Зокрема, дотримання Кодексу академічної доброчесності УкрДУЗТ означає, що вся робота на іспитах та заліках має виконуватися індивідуально. Під час виконання самостійної роботи студенти можуть консультуватися з викладачами та з іншими студентами, але повинні самостійно розв'язувати завдання, керуючись власними знаннями, уміннями та навичками. Посилання на всі ресурси та джерела (наприклад, у звітах, самостійних роботах чи презентаціях) повинні бути чітко визначені та оформлені належним чином. У разі спільної роботи з іншими студентами над виконанням індивідуальних завдань, ви повинні зазначити ступінь їх залученості до роботи.

Інтеграція студентів із обмеженими можливостями

Вища освіта є провідним чинником підвищення соціального статусу, досягнення духовної, матеріальної незалежності і соціалізації молоді з обмеженими функціональними можливостями й відображає стан розвитку демократичних процесів і гуманізації суспільства.

Для інтеграції студентів із обмеженими можливостями в освітній процес Українського державного університету залізничного транспорту створена система дистанційного навчання на основі сучасних педагогічних, інформаційних, телекомунікаційних технологій.

Доступ до матеріалів дистанційного навчання з цього курсу можна знайти за посиланням: <http://do.kart.edu.ua/>